

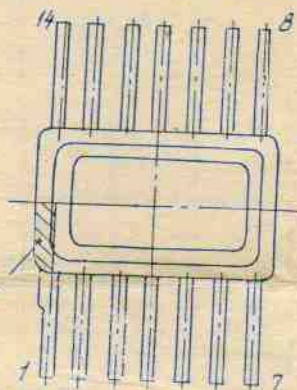


Э Т И К Е Т К А

Полупроводниковые интегральные микросхемы 168КТ2А, 168КТ2Б, 168КТ2В - четырехканальные аналоговые переключатели, предназначенные для коммутации тока и напряжения.

Климатическое исполнение УХЛ

Схема расположения выводов



Нумерация выводов показана условно

Таблица назначения выводов

Конт.	Цепь
1, 7, 8, 14	Выходы
2, 6, 9, 13	Управляющие входы
3, 5, 10, 12	Аналоговые входы
11	Подложка

Электрические параметры при поставке и хранении при $t = (25 \pm 10)^\circ\text{C}$

Наименование параметра, единица измерения, режим измерения	Буквенное обозначение	Норма					
		168КТ2А		168КТ2Б		168КТ2В	
		не менее	не более	не менее	не более	не менее	не более
1. Динамическое сопротивление между стоком и истоком, Ом (Из=-15В, Ии=-5В, Исм.п.=+5В, Ии=0, IмА)	Rд	100		100		100	
2. Ток утечки стока, нА (Ис=-10В, Ии=-15В, Ис=-25В)	Iут.с.	20		20		100	
3. Ток утечки истока, нА (Ии=-10В, Ии=-15В, Ии=-25В)	Iут.и.	20		20		100	
4. Ток утечки затвора, нА (Из=-30В)	Iут.з.	20		20		20	
5. Время включения, мкс (Из, В, IГ, Ии=-5В, Исм.п.=5В)	t _{вкл.}	0,3		0,3		0,3	
6. Время выключения, мкс (Из, В, IГ, Ии=-5В, Исм.п.=±5В)	t _{выкл.}	0,7		0,7		0,7	
7. Пороговое напряжение, В (Ии=-5В, Ии=0, IмА)	Ипор	3	6	3	6	3	6

Электрические параметры, изменяющиеся в процессе эксплуатации при $t = (25 \pm 10)^\circ\text{C}$

Наименование параметра единица измерения	Буквенное обозначение	Норма					
		168КТ2А		168КТ2Б		168КТ2В	
		не менее	не более	не менее	не более	не менее	не более
1. Динамическое сопротивление между стоком и истоком, Ом	R д		120		120		120
2. Ток утечки стока, нА	Iут.с.		50		50		200
3. Ток утечки истока, нА	Iут.и.		50		50		200
4. Ток утечки затвора, нА	Iут.з.		100		100		100

Примечание. Режимы измерения параметров приведены в таблице "Электрические параметры при поставке и хранении при $t = (25 \pm 10)^\circ\text{C}$ "

Содержание драгоценных металлов в 1000 шт. микросхем:

золото 8,5828 г. в основании
серебро 1,0751 г. в припойной прокладке
золото 0,00003198975 г/мм на 14 выводах длиной 4,5мм

Цветных металлов не содержится.

СВЕДЕНИЯ О ПРИЕМКЕ:

Микросхемы 168КТ2А, 168КТ2Б, 168КТ2В соответствуют техническим условиям 0.308.029 ТУ

Приняты по извещению № 967 от 23.04.1999г.



1. Допустимое значение статического потенциала на выводах микросхемы не более 30В.
2. Недействующие выводы микросхем должны быть заземлены.
3. Установку микросхем на плату производить после формовки выводов с зазором до 0,7мм, при этом зазор между плоскостью основания микросхемы и установочной плоскостью платы должен быть полностью заполнен клеем. В случае установки на плату, имеющих токопроводящие дорожки под микросхемой, допускается устанавливать с зазором до 0,3мм на электроизоляционную прокладку толщиной до 0,3мм при этом дополнительное крепление прокладки и корпуса микросхемы к плате обеспечивается обволакиванием лаком. Допускается осуществлять однократную формовку выводов. Фиксация выводов в приспособлении при формовке должна осуществляться за зоной 0,5мах (зона напыла стекла).
4. После формовки выводов обязательно производить их дужение, в том числе мест перегибов.