

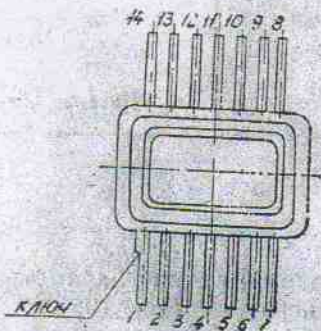
Микросхема 109ЛИ1



ЭТИКЕТКА

Полупроводниковая интегральная схема 109ЛИ1 «Логический элемент «6И» для работы на низкоомную нагрузку» в металлостеклянном корпусе.

Схема расположения выводов



Масса не более 0,35 г.

Таблица 1

Назначение выводов	
Обозначение выводов	Наименование вывода
1	Вход
2	Вход
3	Вход
4	Вход
5	Вход
6	Вход
7	Общий Выход
8	Общий Выход
9	—
10	—
11	Контрольный вывод
12	—
13	—
14	Питание Ucc

Напряжение питания
Ucc=+5 В

**Основные электрические параметры
(при температуре (25±10)°C)**

Таблица 2

Наименование параметра, единица измерения, режим измерения	Н о р м а	
	не менее	не более
Выходное напряжение высокого уровня, В (Ucc=4,5 В, U _{in} =1,7 В, R _L =71,5 Ом)	2,6	—

Продолжение табл. 2

Наименование параметра, единица измерения, режим измерения	Н о р м а	
	не менее	не более
Выходное напряжение низкого уровня, В Ucc=4,5 В, U _{in} =1,1 В, I _L =20 мА	—	0,3
Входной ток высокого уровня, мкА (Ucc=4,5 В, U _i =5,5 В)	—	2,5
Входной ток низкого уровня, мА (Ucc=5,5 В, U _i =0,4 В)	—	1,6
Время задержки распространения при включении, нс (Ucc=5 В, U _i =3,0 В, R _L =71 Ом)	—	50
Время задержки распространения при выключении, нс (Ucc=5 В, U _i =3,0 В, R _L =71 Ом)	—	55

Содержание драгоценных металлов в одной микросхеме:

Золото 0,21007 г;

в том числе:

Золото 0,000068901 г/мм на 14 выводах.

Цветных металлов не содержится.

Сведения о приемке

Микросхемы 109ЛИ1 соответствуют техническим условиям И63.088.017 ТУ.

Приняты по извещению № 311 от 17/3
дата

Место для
штампа ОТК

ОТК 72

Место для штампа
представителя заказчика

2

Место для штампа «Перепроверка произведена»
дата

Приняты по извещению № _____ от _____
дата

Место для
штампа ОТК

Место для штампа
представителя заказчика

Указания по эксплуатации

1. Режимы и условия монтажа микросхем в аппаратуре должны соответствовать требованиям ОСТ II 073.063-84 для корпусов типа 4 по ГОСТ 17467-79.
2. Запрещается подведение каких-либо электрических сигналов (в том числе шин «питание» и «земля») к корпусу и выводам микросхем, не используемым согласно электрической принципиальной схеме.
3. При ремонте аппаратуры замену микросхем необходимо производить только при отключенных источниках питания.
4. При работе с микросхемами следует принимать меры защиты от статического электричества в соответствии с рекомендациями ОСТ II 073.062-84.

Допустимое значение статического потенциала — 200 В.